

15This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

				*	Action 1				100	2
	,						•		y if	
	**									
•					•				•	t
		1 S. C.								•
٠						•	•			-# //
		, v.			•					
										· 70
						•				
							• . •			**
								•		
			٠		*					
						•.				
		. 2		•						
	. *									
	. :							*		
	* **	jar i Mata				0.040		* .	• 0	1
		• 10	•				•			
				•						
	V-		·		Ja					
							•			
						-				
					: ;			•		
		*				• •				
	,	·.								
•										
										,

WELTORGANISATION FÜR GEISTIGES EIGENTUM Internationales Büro

INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

(51) Internationale Patentklassifikation 6:

G06K 19/07

(11) Internationale Veröffentlichungsnummer:

(43) Internationales Veröffentlichungsdatum:

10. Februar 2000 (10.02.00)

WO 00/07141

(21) Internationales Aktenzeichen:

PCT/EP99/05392

A1

(22) Internationales Anmeldedatum:

27. Juli 1999 (27.07.99)

(30) Prioritätsdaten:

98114198.9

29. Juli 1998 (29.07.98)

EP

(71) Annielder (für alle Bestimmungsstaaten ausser US): SIEMENS AKTIENGESELLSCHAFT [DE/DE]; Wittelsbacherplatz 2, D 80333 München (DE).

(72) Extinder; und

(75) Extinder/Anmelder (nur für US): SEDLAK, Holger [DE/DE]; Neumunster 10A, D-85658 Egmating (DE). REINER, Robert [DE/DE]; Pappelstrasse 18, D-85579 Neubiberg (DE).

(74) Gemeinsamer Vertreter:

SIEMENS AKTIENGE-

SELLSCHAFT; Postfach 22 16 34, D-80506 Munchen

Veröffentlicht

Mit internationalem Recherchenbericht.

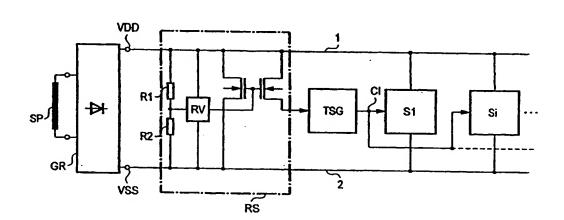
GB, GR, IE, IT, LU, MC, NL, PT, SE).

Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist; Veröffentlichung wird wiederholt falls Änderungen eintreffen.

(81) Bestimmungsstaaten: BR, CN, IN, JP, KR, MX, RU, UA, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR,

(54) Title: DATA CARRIER WITH POWER INPUT CONTROL

(54) Bezeichnung: DATENTRÄGER MIT REGELUNG DER LEISTUNGSAUFNAHME



(57) Abstract

A data carrier, especially a chip card, comprising at least one send/receive antenna (SP) in addition to a downstream rectifier circuit (GR) providing a supply voltage (VDD, VSS) for at least one circuit unit (S1, Si). A voltage control circuit (RS) is connected in parallel to the supply voltage terminals of the circuit unit (s) (S1, Si). A signal that is proportionate to the control signal of the voltage control circuit (RS) can be picked up at the output of the voltage control circuit (RS). Said output is connected to the control input of a controllable clock signal generator (TSG) that provides the clock signal (C1) for the at least one circuit unit (S1, Si).

OW> (I G07141A1 1 >

(57) Zusammenfassung

Datenträger, insbesondere Chipkarte, mit zumindest einer Sende/Empfangsantenne (SP) sowie einer dieser nachgeschalteten Gleichrichterschaltung (GR) zum Bereitstellen einer Versorgungsspannung (VDD, VSS) für zumindest eine Schaltungseinheit (SI, Si), wobei den Versorgungsspannungsklemmen der Schaltungseinheit (en) (S1, Si) eine Spannungsregelschaltung (RS) parallelgeschaltet ist. Die Spannungsregelschaltung (RS) weist einen Ausgang auf, an dem ein dem Regelsignal der Spannungsregelschaltung (RS) proportionales Signal abgreifbar ist. Dieser Ausgang ist mit dem Steuereingang eines steuerbaren Taktsignalgenerators (TSG) verbunden, der das Taktsignal (C1) für die zumindest eine Schaltungseinheit (S1, Si) bereitstellt.

LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

AL AM AT AU AZ BA BB BE BF BG BJ BR BY	Albanien Armenien Osterreich Australien Ascrbaidschan Bosnien-Herzegowina Barbados Belgien Burkina Faso Bulgarien Benin Brasilien Belarus	ES FI FR GA GB GE GH GN GR HU IE IL	Spanien Finnland Frankreich Gabun Vereinigtes Königreich Georgien Ghana Guinea Griechenland Ungam Irland Israel	LS LT LU LV MC MD MG MK ML MN	Lesotho Litauen Luxemburg Lettland Monaco Republik Moldau Madagaskar Die ehemalige jugoslawische Republik Mazedonien Mali Mongolei Mauretanien	SI SK SN SZ TD TG TJ TM TR TT UA	Slowenien Slowakei Senegal Swasiland Tschad Togo Tadschikistan Turkei Trinidad und Tobago Ukraine
CA CF CG CH CI CM CN CU CZ DE DK EE	Kanada Zentralafrikanische Republik Kongo Schweiz Cöte d'Ivoire Kamerun China Kuba Tachechische Republik Deutschland Dänemark Fistland	IT JP KE KG KP KR KZ LC LI LK LR	Island Italien Japan Kenia Kirgisistan Demokratische Volksrepublik Korea Republik Korea Kasachstan St. Lucia Liechtenstein Sri Lanka Liberia	MW MX NE NL NO NZ PL PT RO RU SD SE SG	Malawi Mexiko Niger Niederlande Norwegen Neuseeland Polen Portugal Rumänien Russische Föderation Sudan Schweden Singapur	US UZ VN YU ZW	Uganda Vereinigte Staaten von Amerika Usbokistan Victnam Jugoslawien Zimbabwe

1

Beschreibung

Datenträger mit Regelung der Leistungsaufnahme

5

10

Die Erfindung betrifft einen Datenträger, insbesondere eine Chipkarte, mit zumindest einer Sende/Empfangsantenne sowie einer dieser nachgeschalteten Gleichrichterschaltung zum Bereitstellen einer Versorgungsspannung für zumindest eine Schaltungseinheit, wobei den Versorgungsspannungsklemmen der Schaltungseinheit(en) ein Spannungsregler parallel geschaltet ist.

Ein solcher Datenträger ist aus der WO 97/08651 bekannt. Bei diesem bekannten Datenträger handelt es sich um eine kombinierte Chipkarte, deren interne elektronische Schaltungen sowohl über ein Kontaktfeld als auch über eine integrierte Spule betrieben werden können. Im Kontaktlos-Betrieb über die Antennenspule wird die zum Betreiben der internen Schaltungen nötige Energie durch das von der Spule empfangene elektromagnetische Feld geliefert. Die zur Verfügung stehende Energie schwankt dabei sehr stark, da sie wesentlich vom Abstand des Datenträgers beziehungsweise der Chipkarte von einer die Energie liefernden Schreib/Lesestation abhängt.

25

30

35

Dies stellt ein Problem dar, da zu jeder Zeit für eine gewünschte Funktion des Datenträgers die nötige Energie zur Verfügung stehen muß. Gut entwickelte Schaltungen beenden ihre Funktion, bevor die Energieversorgung sich soweit verschlechtert, daß Fehlfunktionen auftreten können.

Die Schaltungen eines kontaktlosen Datenträgers werden üblicherweise so entworfen, daß sie bei einer geforderten maximalen Reichweite mit der angebotenen Leistung auskommen. Bei geringerem Abstand des Datenträgers beziehungsweise der Chipkarte zur Schreib/Lesestation steht dann allerdings eine WO 00/07141 PCT/EP99/05392

2

Überschußleistung zur Verfügung, die vom Parallelspannungsregler aufgenommen wird und damit nutzlos verloren geht.

Die Aufgabe vorliegender Erfindung ist es, einen gattungsgemäßen Datenträger so weiterzubilden, daß er möglichst optimal an das aktuelle Leistungsangebot angepaßt ist.

Die Aufgabe wird bei einem gattungsgemäßen Datenträger dadurch gelöst, daß der Spannungsregler einen Ausgang aufweist, an dem ein dem Regelsignal des Spannungsreglers proportionales Signal abgreifbar ist, und daß dieser Ausgang mit dem Steuereingang eines steuerbaren Taktsignalgenerators verbunden ist, der das Taktsignal für die zumindest eine Schaltungseinheit bereitstellt. Vorteilhafte Weiterbildungen sind in den Unteransprüchen angegeben.

Der Erfindung liegt die Erkenntnis zugrunde, daß die Leistungsaufnahme elektrischer beziehungsweise elektronischer Schaltkreise von der Taktfrequenz abhängt, insbesondere mit zunehmender Taktfrequenz zunimmt. In erfindungsgemäßer Weise ist der Taktsignalgenerator steuerbar ausgebildet, so daß durch ein Steuersignal die Frequenz des Taktsignals verändert werden kann. Das Steuersignal wird aus dem Regelsignal des Parallelreglers gewonnen. Insbesondere wird ein dem Überschußstrom proportionales Signal als Maß für die Steuerung der Taktsignalfrequenz benutzt. Dies kann in vorteilhafter Weise mittels einer Stromspiegelschaltung erfolgen. Der Taktsignalgenerator ist in einer vorteilhaften Ausbildung der Erfindung als spannungsgesteuerter Oszillator realisiert.

Die Erfindung wird nachfolgend anhand eines Ausführungsbeispiels mit Hilfe einer Figur näher erläutert.

Die Figur zeigt in einer Prinzipdarstellung die für die Er-35 findung wesentlichen Teile eines erfindungsgemäßen Datenträgers, der insbesondere als Chipkarte ausgebildet sein kann.

CCID: <WO 0007141A1 1 >

5

20

25

30

WÒ 00/07141

PCT/EP99/05392

3

Zum Empfangen von Energie und zum Datenaustausch ist eine Antennenspule SP vorgesehen, deren Enden mit einer Gleichrichterschaltung GR verbunden sind. Die Gleichrichterschaltung GR liefert an ihren Ausgangsklemmen die Versorgungsspannungen VDD, VSS für die an den Versorgungsspannungsleitungen 1, 2 liegenden Schaltkreise S1, Si. Das Zeichen "i" steht hierbei für eine Zahl zwischen 2 und n, je nachdem, wie viele Schaltkreise im Datenträger vorgesehen sind. Zur Stabilisierung der von der Gleichrichterschaltung GR gelieferten Versorgungsspannungen VDD, VSS ist parallel zu den Schaltkreisen S1, Si eine Regelschaltung RS geschaltet.

Diese Regelschaltung RS ist im dargestellten Beispiel mit einem als Spannungsdetektor wirkenden Spannungsteiler R1, R2 gebildet, dessen Mittelanzapfung über einen Regelverstärker RV mit dem Gateanschluß eines zwischen den Versorgungsspannungen VDD, VSS liegenden ersten Transistors T1 verbunden ist. Bei zunehmender Versorgungsspannung wird der erste Transistor T1 aufgesteuert, so daß ein größerer Stromanteil durch den ersten Transistor T1 abgeleitet wird. Auf diese Weise wird die Versorgungsspannung VDD auf einem konstanten Wert gehalten.

Die Regelschaltung RS kann in Weiterbildung auch einen

- nicht dargestellten - Schwellwertdetektor enthalten, der erkennt, wenn die Versorgungsspannung VDD unter einem minimal erlaubten Wert abfällt und ein Signal abgibt, durch das alle Schaltungen S1, Si abgeschaltet werden.

Der in der Figur dargestellte erfindungsgemäße Datenträger weist desweiteren einen steuerbar ausgebildeten Taktsignalgenerator TSG auf, so daß die Frequenz des an seinem Ausgang bereitgestellten Taktsignals Cl vom Pegel des an seinem Steuereingang anliegenden Steuersignals abhängt.

Dieses Steuersignal ist nun in erfindungsgemäßer Weise proportional dem Regelsignal der Regelschaltung RS. Im darge-

35

5

10

15

20

WO 00/07141 PCT/EP99/05392

4

stellten Beispiel ist hierzu der erste Transistor Tl als Teil einer Stromspiegelschaltung ausgebildet. Ein zweiter Transistor T2 dieser Stromspiegelschaltung liefert ein dem durch den ersten Transistor T1 fließenden Überschußstrom proportionales Signal an seinem Drainanschluß. Dieses Signal wird dem Taktsignalgenerator TSG zugeführt, indem der Drainanschluß des zweiten Transistors T2 mit dem Steuereingang des Taktsignalgenerators TSG verbunden ist.

- Die Erfindung ist nicht auf das dargestellte Ausführungsbeispiel beschränkt. So kann zum Empfangen der nötigen Energie beziehungsweise zum Datenaustausch statt der dargestellten Antennenspule SP jede beliebige geeignete Antenne verwendet werden. Insbesondere sind auch Mikrowellenantennen denkbar.
- Statt der dargestellten einfachen Regelschaltung RS kann jede dem Fachmann geläufige und für den gewünschten Zweck als geeignet erscheinende Parallelregelschaltung genommen werden.
- Die Schaltkreise S1, Si können beispielsweise Prozessoren oder andere logische Schaltungen sowie beliebige Arten von Speichern sein. Insbesondere können alle Schaltungen auf einem einzigen Halbleiterchip integriert sein. Es ist aber auch denkbar, die Schaltungen auf mehrere Chips zu verteilen.

3ID: «WO 0007141A1 L>

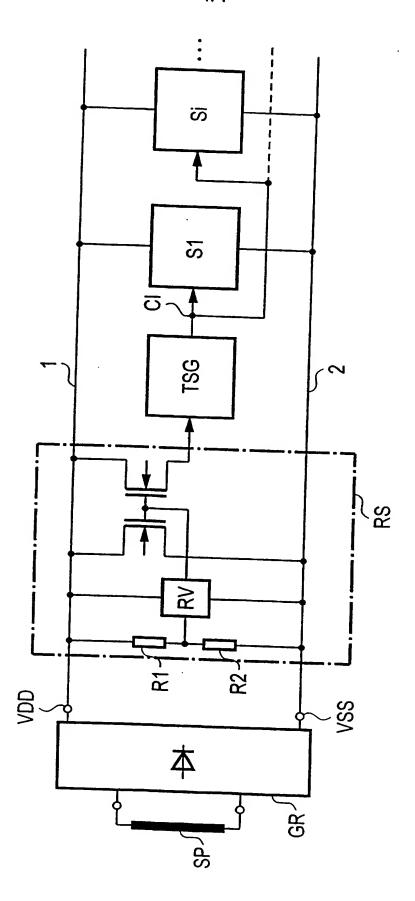
Patentansprüche

- Datenträger, insbesondere Chipkarte, mit zumindest einer
 Sende/Empfangsantenne (SP) sowie einer dieser nachgeschalteten Gleichrichterschaltung (GR) zum Bereitstellen einer Versorgungsspannung (VDD, VSS) für zumindest eine Schaltungseinheit (S1, Si), wobei den Versorgungsspannungsklemmen der Schaltungseinheit (en) (S1, Si) eine Spannungsregelschaltung
- 10 (RS) parallelgeschaltet ist,

dadurch gekennzeichnet,

daß die Spannungsregelschaltung (RS) einen Ausgang aufweist, an dem ein dem Regelsignal der Spannungsregelschaltung (RS) proportionales Signal abgreifbar ist,

- und daß dieser Ausgang mit dem Steuereingang eines steuerbaren Taktsignalgenerators (TSG) verbunden ist, der ein Taktsignal (Cl) für die zumindest eine Schaltungseinheit (S1, Si) bereitstellt.
- 20 2. Datenträger nach Anspruch 1, dadurch gekennzeichnet, daß die Spannungsregelschaltung (RS) mit einem zwischen den Versorgungsspannungsklemmen liegenden ersten Transistor (T1) gebildet ist, der mit einem zweiten Transistor (T2) eine
- 25 Stromspiegelschaltung bildet, deren Ausgangsanschluß mit dem Steuereingang des Taktsignalgenerators (TSG) verbunden ist.
 - 3. Datenträger nach Anspruch 1 oder 2, dadurch gekennzeichnet,
- daß der Taktsignalgenerator (TSG) ein spannungsgesteuerter Oszillator ist.



INTERNATIONAL SEARCH REPORT

Int tional Application No PCT/EP 99/05392

			
A. CLASS	IFICATION OF SUBJECT MATTER G06K19/07		
	o International Patent Classification (IPC) or to both national classific	ation and IPC	
	SEARCHED		
IPC 7	ocumentation searched (classification system followed by classificati G06K		
Documenta	tion searched other than minimum documentation to the extent that s	uch documents are included	1 in the fields searched
Electronic d	ata base consulted during the international search (name of data ba	se and, where practical, se	arch lerms used)
C. DOCUM	ENTS CONSIDERED TO BE RELEVANT		
Category '	Citation of document, with Indication, where appropriate, of the rel	evant passages	Relevant to claim No.
Α	EP 0 701 222 A (TOSHIBA KK) 13 March 1996 (1996-03-13) column 3, line 47 -column 4, line figure 1 column 5, line 3 - line 11	· 10;	1
A	EP 0 813 303 A (MITSUBISHI ELECTR; MITSUBISHI ELECTRIC SEMICONDUC (17 December 1997 (1997-12-17) abstract; figure 1 column 3, line 20 - line 32		1
Furti	ner documents are listed in the continuation of box C.	X Patent family men	nbers are listed in annex.
"A" docume consid "E" earlier of filing d "L" docume which citation "O" docume other r "P" docume	nt which may throw doubts on priority claim(s) or is cited to establish the publication date of another or other special reason (as specified) and referring to an oral disclosure, use, exhibition or	or priority date and no cited to understand the invention document of particular cannot be considered involve an inventive st "Y" document of particular cannot be considered document is combined.	ed after the international filing date t in conflict with the application but e principle or theory underlying the relevance; the claimed invention novel or cannot be considered to ep when the document is taken alone relevance; the claimed invention to involve an inventive step when the if with one or more other such docu- ion being obvious to a person skilled
	actual completion of the international search		nternational search report
	4 November 1999	02/12/199	9
	European Palent Office, P.B. 5818 Patentiaan 2 NL ~ 2280 MV Rijswipt Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Lindholm,	A-M

Form PCT/ISA/210 (second sheet) (July 1992)

INTERNATIONAL SEARCH REPORT

Information on patent family members

In dional Application No PCT/EP 99/05392

Patent family member(s)	Publication date
JP 8077318 US 5670772	A 22-03-1996
JP 9331236 CN 1168028	
	US 5670772 JP 9331236

Form PCT/ISA/210 (patent lamby annex) (July 1992)

INTERNATIONALER RECHERCHENBERICHT

Int cionales Aktenzeichen PCT/EP 99/05392

		101/2	1 33/05332
a. Klassi IPK 7	FIZIERUNG DES ANMELDUNGSGEGENSTANDES G06K19/07		
Nach der Ini	ternationalen Patentklassifikation (IPK) oder nach der nationalen Klass	Marking and decided	
	RCHIERTE GEBIETE	ikation und der IPK	
Recherchier	ter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)	
IPK 7	G06K		
Recherchier	te aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, sow	eit diese unter die recherchierten	Gebiete fallen
Während de	r internationalen Recherche konsultierte elektronische Datenbank (Nat	ne der Datenbank und evtl. verw	endete Suchbegriffe)
C. ALS WE	SENTLICH ANGESEHENE UNTERLAGEN	-	
Kategorie '	Bezeichnung der Veröffentlichung, soweit erlordenlich unter Angabe o	er in Betracht kommenden Teile	Betr. Anspruch Nr.
A	EP 0 701 222 A (TOSHIBA KK) 13. März 1996 (1996-03-13)		1
	Spalte 3, Zeile 47 -Spalte 4, Zeil	e 10;	
	Abbildung 1	•	
	Spalte 5, Zeile 3 - Zeile 11		
Α	EP 0 813 303 A (MITSUBISHI ELECTRI	CCORP	1
	;MITSUBISHI ELECTRIC SEMICONDUC (J 17. Dezember 1997 (1997-12-17)	P))	
	Zusammenfassung; Abbildung 1		
	Spalte 3, Zeile 20 - Zeile 32		
	· 		
Wait	ere Veröffentlichungen sind der Fortsetzung von Feld C zu		
entne	en · I	Siehe Anhang Patentfamili	
"A" Veröffer	Michung, die den allgemeinen Stand der Technik definiert	oder dem Prioritatsdatum veröft	ch dem internationalen Anmeldedatum lentlicht worden ist und mit der
"E" Alteres (icht als besonders bedeutsam anzusehen ist Dokument, das jedoch erst am oder nach dem internationalen	Anmeldung nicht kollidiert, sond Erfindung zugrundeliegenden F Theorie angegeben ist	dern nur zum Verständnis des der Prinzips oder der ihr zugrundeliegenden
"L" Veröffen	dedatum veroffentlicht worden ist "X tlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft er	Veröffentlichung von besondere	r Bedeutung; die beanspruchte Erfindung öffentlichung nicht als neu oder auf
	en zu lassen, oder durch die das Veröffentlichungsdatum einer in im Recherchenbericht genannten Veröffentlichung belegt werden "v er die aus einem anderen besonderen Grund angegeben ist (wie	erfinderischer Tätigkeit beruher Veröffentlichung von besondere	nd betrachtet werden
ausger	er die aus einem anderen besonderen Grund angegeben ist (wie ührt) ntlichung, die sich auf eine mündliche Ottenbarung,	werden, wenn die Veröffentlich	ung mit einer oder mehreren anderen
eine Bi "P" Veröffer	enutzung, eine Ausstellung oder andere Maßnahmen bezieht tlichung, die vor dem internationalen. Anmeldedatum, aber nach	diese Verbindung für einen Fac	
dem be	eanspruchten Prioritätsdatum veröffentlicht worden ist Abschlusses der Internationalen Recherche	Veröffentlichung, die Mitglied de	
		Absendedatum des internationa	wen Hecherchenberichts
	4. November 1999	02/12/1999	
Name und P	ostanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2	Bevollmachtigter Bediensteter	
	NL – 2280 HV Rijswijk Tel. (+31–70) 340–2040, Tx. 31.651 epo nl.	14-46-7 4 **	
	Fax: (+31-70) 340-3016	Lindholm, A-M	

?

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur seiben Patentfamilie gehoren

Int ionales Aktenzeichen
PCT/EP 99/05392

Im Recherchenbericht angeführtes Patentdokument		otdokument Vostka-wii-i		itglied(er) der Patentfamilie	Datum der Veröffentlichung	
EP 701222	A	13-03-1996	JP US	8077318 A 5670772 A	22-03-1996 23-09-1997	
EP 0813303	A 	17-12-1997	JP CN	9331236 A 1168028 A	22-12-1997 17-12-1997	